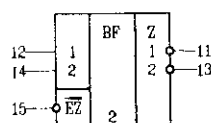
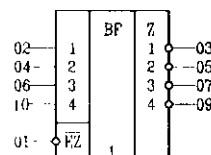


КР1533ЛН7 Шесть инверторов с тремя состояниями на выходе

Аналог - SN74ALS368

Микросхема КР1533ЛН7 представляет собой шесть буферных инверторов с тремя состояниями выходов и предназначены для работы в системах с магистральной организацией. Микросхема имеет два входа управления третьим состоянием, один из которых управляет четырьмя буферными элементами, второй еще двумя. Напряжение высокого уровня на любом из входов управления EZ переводит соответствующие выходы микросхемы в высокоимпедансное состояние.

Условно-графическое обозначение



Расположение выводов

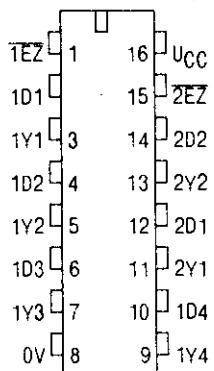


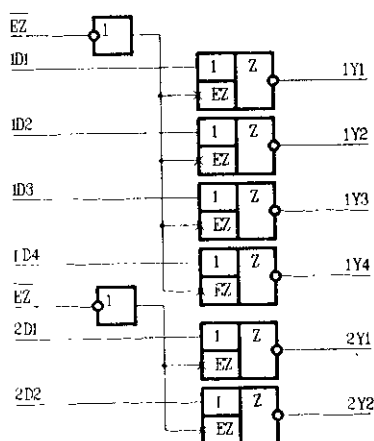
Таблица назначения выводов

01	1EZ	Вход разрешения снятия состояния высокого импеданса
02	1D1	Вход информационный первого элемента
03	1Y1	Выход информационный первого элемента
04	1D2	Вход информационный первого элемента
05	1Y2	Выход информационный первого элемента
06	1D3	Вход информационный первого элемента
07	1Y3	Выход информационный первого элемента
08	0V	Общий вывод
09	1Y4	Выход информационный первого элемента
10	1D4	Вход информационный первого элемента
11	2Y1	Выход информационный второго элемента
12	2D1	Вход информационный второго элемента
13	2Y2	Выход информационный второго элемента
14	2D2	Вход информационный второго элемента
15	2EZ	Вход разрешения снятия состояния высокого импеданса
16	UCC	Вывод питания от источника напряжения

Таблица истинности

EZ	Входы	Выходы
L	L	H
L	H	L
H	X	Z

Функциональная схема



Статические параметры КР1533ЛН7

Обозначение	Наименование параметра	Норма		Единица измерения	Режим измерения
		не менее	не более		
U_{DH}	Выходное напряжение высокого уровня	2,5 2,4 2,4		В	$U_{CC}=4,5В$ $U_{IH}=2,0В$ $U_{IL}=0,8В$ $I_{OH}=-0,4мА$ $I_{OL}=-0,4мА$ $I_{DL}=-3,0мА$ $I_{DL}=-15мА$
U_{OL}	Выходное напряжение низкого уровня		0,4 0,5	В	$U_{CC}=4,5В$ $U_{IH}=2,0В$ $U_{IL}=0,8В$ $I_{OL}=12мА$ $I_{DL}=24мА$
I_{IH}	Входной ток высокого уровня		20	мкА	$U_{CC}=5,5В$ $U_{IH}=2,7В$
I_{IL}	Входной ток низкого уровня		1-0,11	мА	$U_{CC}=5,5В$ $U_{IL}=0,4В$
I_O	Выходной ток	1-301	1-1121	мА	$U_{CC}=5,5В$ $U_O=2,25В$
U_{CDI}	Прямое падение напряжения на антизвонном диоде		1-1,51	В	$U_{CC}=4,5В$ $I_I=-18мА$
I_{CCN}	Ток потребления при высоком уровне выходного напряжения		В	мА	$U_{CC}=5,5В$
I_{CCL}	Ток потребления при низком уровне выходного напряжения		18	мА	$U_{CC}=5,5В$
I_{CCZ}	Ток потребления в состоянии "выключено"		20	мА	$U_{CC}=5,5В$ $U_O=2,7В$
I_{OZL}	Выходной ток низкого уровня в состоянии "выключено"		1-201	мкА	$U_{CC}=5,5В$ $U_O=0,4В$
I_{OZH}	Выходной ток высокого уровня в состоянии "выключено"		20	мкА	$U_{CC}=5,5В$ $U_O=2,7В$

Динамические параметры КР1533ЛН7

Обозначение	Наименование параметра	Норма		Единица измерения	Режим измерения
		не менее	не более		
t_{PLH}	Время задержки распространения сигнала при выключении		15	нс	$U_{CC}=5,0В \pm 10\%$ $C_L=50пФ$ $t=2нс$ $R_L=0,5кОм$
t_{PHL}	Время задержки распространения сигнала при включении		14	нс	$U_{CC}=5,0В \pm 10\%$ $C_L=50пФ$ $t=2нс$ $R_L=0,5кОм$
t_{pZH} t_{pZL}	Время задержки распространения сигнала при переходе из состояния "выключено" - в состояние высокого уровня - в состояние низкого уровня		25 30	нс	$U_{CC}=5,0В \pm 10\%$ $C_L=50пФ$ $t=2нс$ $R_L=0,5кОм$

Интегральные микросхемы серии КР1533

Обозначение	Наименование параметра	Норма		Единица измерения	Режим измерения
		не менее	не более		
t_{PHZ}	Время задержки распространения сигнала при переходе в состояние "выключено"				$U_{CC}=5,0В \pm 10\%$ $C_L=50 пФ$ $t=2 нс$ $R_L=0,5 кОм$
t_{PLZ}	- из состояния высокого уровня		40	нс	уровень отсчета на выходе 2,18
	- из состояния низкого уровня		25		уровень отсчета на выходе 0,78

Предельно допустимые электрические режимы эксплуатации приведены в Приложении 1 в табл. 7.

Для справки:

- емкость входа — не более 5 пФ;
- допускается подключение к выходам емкости не более 500 пФ, при этом нормы на динамические параметры не регламентируются;
- эксплуатация микросхем в режиме измерения I_O , U_{CDI} не допускается;
- допустимое значение статического потенциала — 200 В;
- допускается кратковременное воздействие (в течение не более 5 мс) напряжения питания до 7 В;
- собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса — не более 1 мкс.

Дополнительная информация:

- технические условия 6К0.348.806-36ТУ.